



工研院參加 Linaro Connect Asia 2013 看好 ARM 架構成為新世代雲端運算的核心硬體單元

推廣 ARM 平台共通軟體的年度大會「Linaro Connect Asia 2013」於 3 月 4 日到 8 日在香港舉行，工研院雲端中心首次參與此國際盛會，積極與來自世界各地的大廠共同投入制定 ARM 系統晶片上的軟體標準。ARM「進階精簡指令集機器」架構主要設計目標為低成本、高效能、低耗電，適合應用於發展雲端資料中心的相關科技。而工研院雲端中心今年的目標希望能促進國內雲端上下游產業-系統與應用面的相互合作，提供雲端資料中心系統整體解決方案與共同開拓國際市場，因此積極加入 ARM 相關的國際組織與會議，為台灣的雲端產業廠商取得市場先機。

Linaro 是開發 ARM 平台之 Linux 軟體生態系統中發展最快、最具公信力的非營利組織，其主要目標在於開發不同半導體公司系統晶片平台的共通軟體，以促進消費者及廠商的福祉，目前成員包括 Facebook、HP、SAMSUNG、德州儀器…等。而工研院雲端中心近幾年積極研發低耗能資料中心技術，此次除了是參與 Linaro 台灣唯一的法人代表，還將拜訪 Linaro 的重要成員，介紹台灣在低耗能資料中心技術硬體與軟體的研發能量，希望藉由此次交流，將世界級的 Linaro 成員廠商介紹到台灣，創造全球雲端產業大廠與台灣廠商的合作商機。

[新聞辭典] ARM 架構，過去稱作進階精簡指令集機器(Advanced RISC Machine)，是一個 32 位元精簡指令集(RISC)處理器架構，而 ARM 處理器經過多年的演進，其高效能、低耗電的特性讓 ARM 處理器在市場上快速發展，並廣泛的被應用於嵌入式系統中，尤其是手持式設備，目前已是嵌入式系統最普及以及最重要的處理器。目前全球各大的晶片設計廠商相繼以 ARM 處理器為核心，再據以各自的需求增加設計硬體加速器、DSP 等週邊進行差異化，ARM 最近極力推廣 ARM 晶片應用於伺服器之設計及架構整體低耗能雲端資料中心。

(以上新聞辭典部份資料來自工研院 IEK 產業情報網 2012/08/06「多核心處理器技術發展與新應用」)

